

LKI1214SS 产品规格书

版本: 0.3
日期: 2024.02.22

1. 版本说明

日期	版本	说明
2024.01.25	0.1	首次发布
2024.01.31	0.2	内容刷新及格式调整
2024.02.22	0.3	删除替代信息

目 录

1. 版本说明 2

2. 产品概述 4

 2.1. 优势和特点 4

 2.2. 应用场景 4

 2.3. 产品概述 4

3. 应用信息 5

 3.1. 典型应用 5

 3.2. 功能框图 5

4. 管脚描述 6

 4.1. 管脚分布图 6

 4.2. 管脚定义说明 6

5. 尺寸图 7

 5.1. 尺寸图 7

2. 产品概述

2.1. 优势和特点

- 完全可配置的双轨设计，宽电源电压： V_{CCA}/V_{CCB} : 1.65V ~ 5.5V;
- 控制输入电平已 V_{CCA} 电压为基准
- 传输延迟时间: 30ns
- 低功耗，电源电流: $\leq 30\mu A$
- 输出驱动电流: $\pm 24mA@3.3V$
- 如果任意一个 V_{CC} 输入为 GND，则所有输出端会都处于高阻状态
- I_{off} 支持局部关断模式运行
- 封装形式: TSSOP48 (12.50mm×8.10mm×1.20mm) , 塑封

2.2. 应用场景

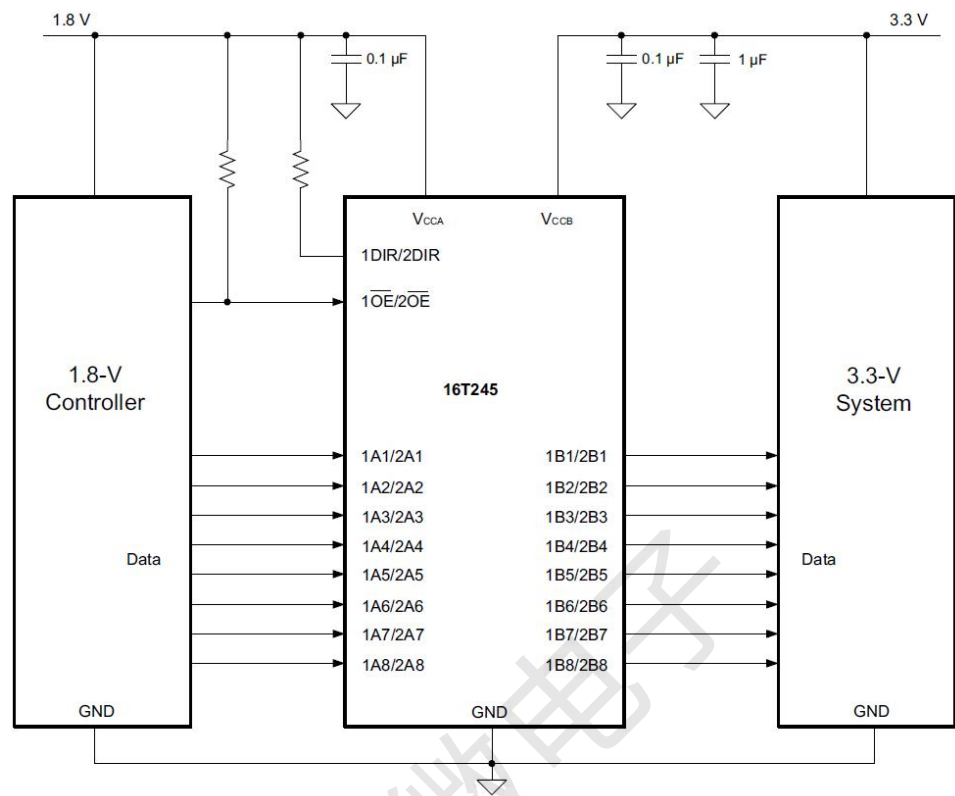
- 个人电子设备
- 工业
- 企业
- 电信

2.3. 产品概述

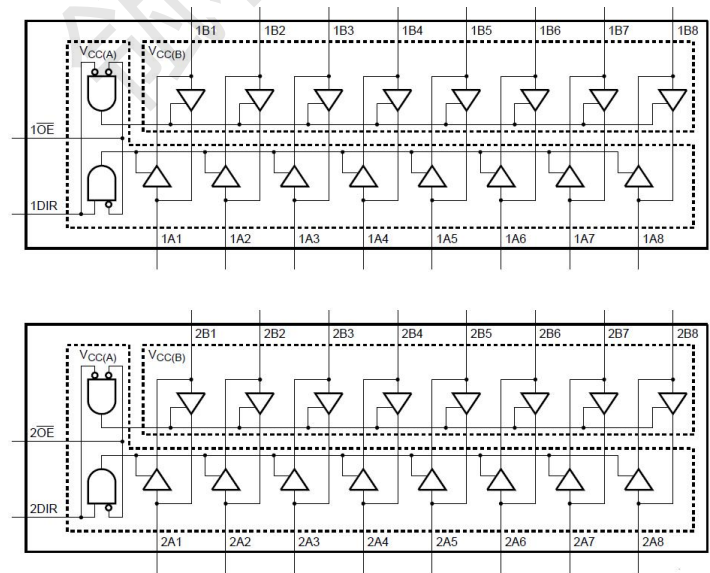
LKI1214SS 是一款 16 位双电源总线收发器，具有两个独立可配置电压电源和三态输出功能，它可用作两个 8 位收发器或一个 16 位收发器。nAn、nOE#、nDIR 引脚参考 V_{CCA} ，nBn 引脚参考 V_{CCB} 。

3. 应用信息

3.1. 典型应用



3.2. 功能框图



4. 管脚描述

4.1. 管脚分布图

LK11214SS 芯片的管脚分布如图 4.1 所示。

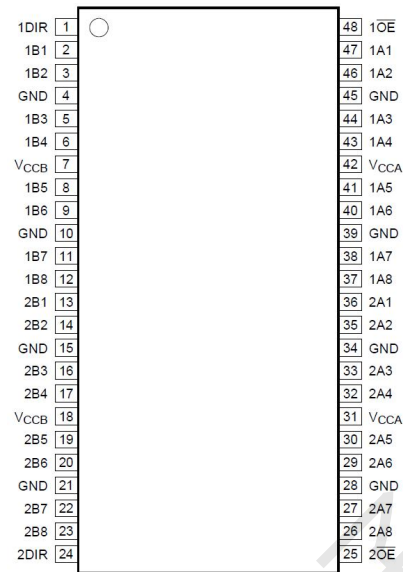


图 4.1LK11232SS 管脚分布图（顶视图）

4.2. 管脚定义说明

LK11214SS 共 48 个管脚，管脚定义详见表 2。

表 2LK11214SS 管脚说明

序号	管脚名称	功能说明
1,24	1DIR, 2DIR	方向控制端
48,25	1OE#, 2OE#	输出使能端（低电平有效）
47,46,44,43,41,40,38,37	1A1 ~ 1A8	数据输入/输出端
36,35,33,32,30,29,27,26	2A1 ~ 2A8	数据输入/输出端
2,3,5,6,8,9,11,12	1B1 ~ 1B8	数据输入/输出端
13,14,16,17,19,20,22,23	2B1 ~ 2B8	数据输入/输出端
31,42	V _{CCA}	A 端电源电压
7,18	V _{CCB}	B 端电源电压
4,10,15,21,28,34,39,45	GND	接地端

5.尺寸图

5.1. 尺寸图

TSSOP48

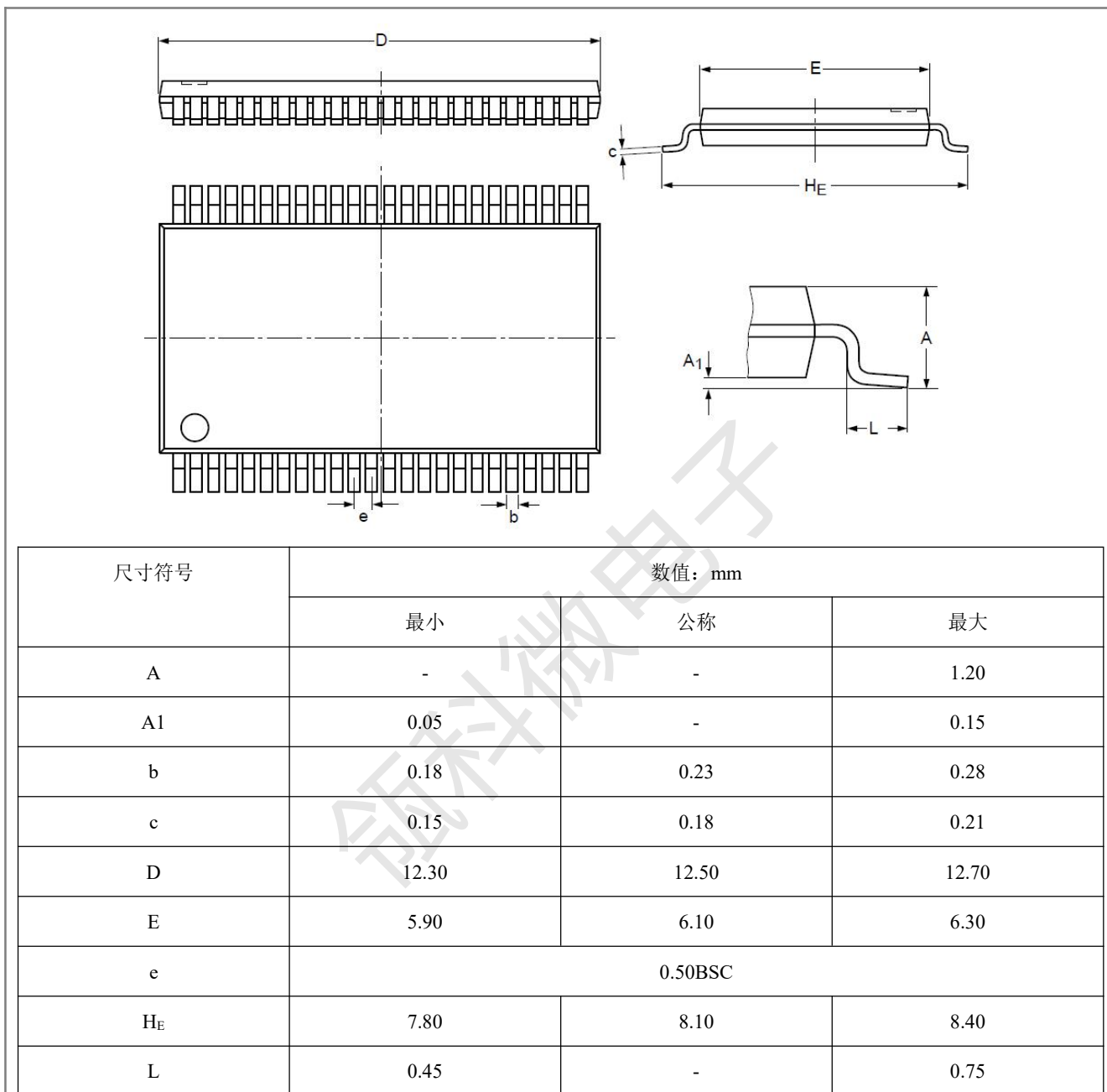


图 5.1 LKI1214SS 封装尺寸图