

LKI1230SS 产品规格书

版本: 0.3
日期: 2024.02.22

1. 版本说明

日期	版本	说明
2024.01.25	0.1	首次发布
2024.01.31	0.2	内容刷新及格式调整
2024.02.22	0.3	删除替代信息

瓴科微电子

目 录

1. 版本说明 2

2. 产品概述 4

 2.1. 优势和特点 4

 2.2. 应用场景 4

 2.3. 产品概述 4

3. 应用信息 5

 3.1. 典型应用图 5

4. 管脚描述 6

 4.1. 管脚分布图 6

 4.2. 管脚定义说明 6

5. 尺寸图 7

 5.1. 尺寸图 7

瓴科微电子

2. 产品概述

2.1. 优势和特点

- V_{CCA} : 1.4V ~ 3.6V, V_{CCB} : 1.65V ~ 5.5V, 且 $V_{CCA} \leq V_{CCB}$
- 最大数据速率: 100Mbps (推挽), 1.2Mbps (开漏)
- 传输延迟时间: 20ns
- 低功耗, 电源电流: $\leq 20\mu A$
- 无需方向控制信号
- 无需电源定序: V_{CCA} 或 V_{CCB} 均可优先斜升
- 封装形式: TSSOP20(6.5mm×6.4mm×1.0mm), 塑封

2.2. 应用场景

- 手持终端
- 智能手机
- 平板电脑
- 台式计算机

2.3. 产品概述

LKI1230SS 是一款 8 位双向电平转换器, 可用来连接两个独立的可配置电源电压系统。此转换器使用两个独立的可配置电源轨。A1 ~ A8 及 OE 引脚参考 V_{CCA} , B1 ~ B8 引脚参考 V_{CCB} 。当 OE 端输入为低电平时, 所有输出均置于高阻态。

3.应用信息

3.1. 典型应用图

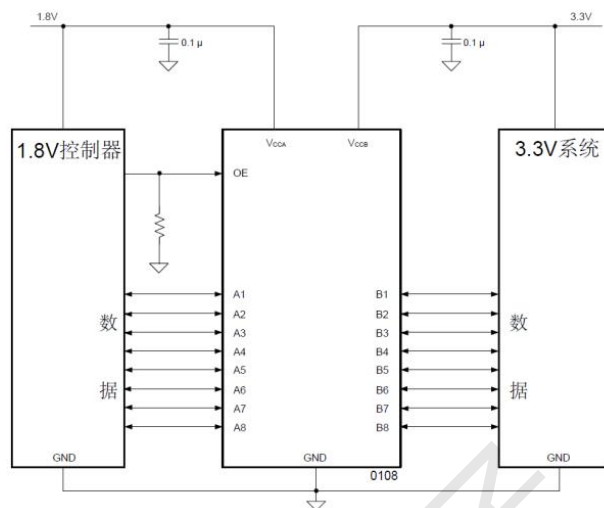


图 3.1 典型应用图

注：当 OE 端输入为低电平时，所有输出均置于高阻抗状态。为确保输出在上电或断电时器件处于高阻态状态，可通过一个下拉电阻将 OE 接到地，该电阻的最小值取决于驱动器的拉电流能力。

4. 管脚描述

4.1. 管脚分布图

LKI1230SS 芯片的管脚分布如图 4.2 所示。

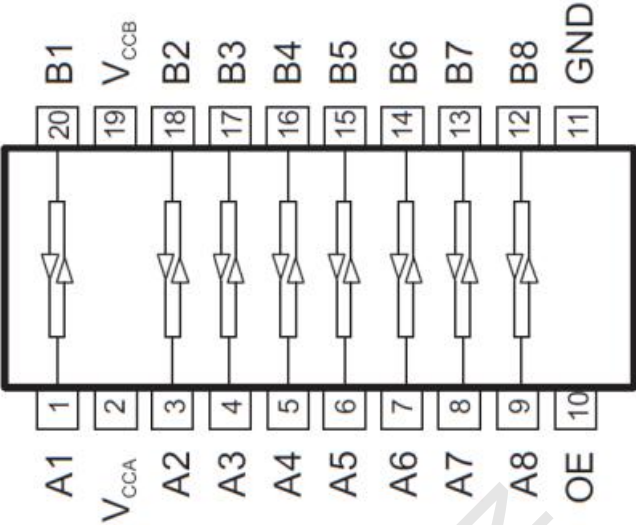


图 4.2LKI1230SS 管脚分布图（顶视图）

4.2. 管脚定义说明

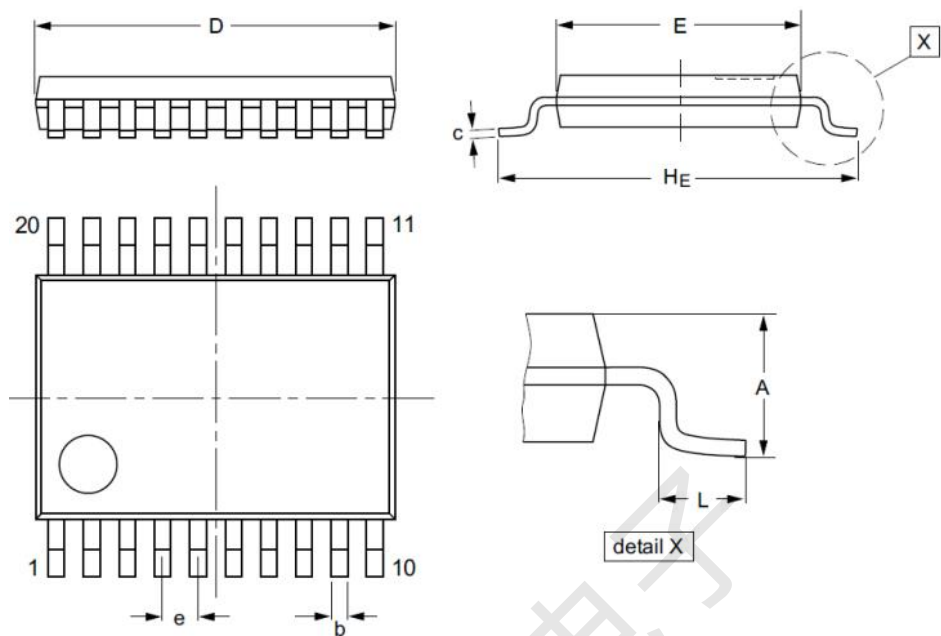
LKI1230SS 共 20 个管脚，管脚定义详见表 3。

表 3 LKI1230SS 管脚说明

序号	管脚名称	功能说明
1	A1-A8	输入端/输出端，参考 V_{CCA}
2	B1-B8	输入端/输出端，参考 V_{CCB}
3	OE	使能端，高电平有效
4	V_{CCA}	A 端口电源端
5	V_{CCB}	B 端口电源端
6	GND	接地端

5.尺寸图

5.1. 尺寸图



尺寸符号	数值: mm		
	最小	公称	最大
A	0.80	1.00	1.20
b	0.18	0.24	0.30
c	0.13	0.15	0.17
D	6.30	6.50	6.70
E	4.20	4.40	4.60
e	0.65BSC		
E	6.15	6.35	6.55
e	0.65BSC		
H _E	6.10	6.40	6.70
L	0.45	0.60	0.75

图 5.2 LKI1230SS 封装尺寸