

三路预驱芯片G2301B-J

概述

G2301B-J 是一款为控制 P&N 沟道 MOSFETs 而设计的三路 Gate 驱动 IC。芯片内部有 3 个半桥，共驱动 3 个 P 沟道功率 MOSFETs 和 3 个 N 沟道功率 MOSFETs，每一路输出均由单一逻辑输入信号控制，由 MCU 或控制器来控制马达工作于任意模式。芯片内部集成了 3.3V/5V 的 LDO，电流能力达到 100mA。

内置死区时间和直通保护逻辑，防止上、下桥臂的功率管同时导通。内置输入欠压保护。G2301B-J 封装类型为 ESOP16。

特点

- 内置LDO带载能力强达100mA
- P/N MOS 半桥、三路输出
- 输入工作电压范围7V~28V
- LDO 3.3V/5V可选，且具有限流保护
- 内置过温关闭保护功能
- 内置输入欠压功能
- 内置死区时间

应用领域

- 电机驱动
- 工业控制
- 桥式电路前级驱动
- 电动自行车/电动工具

典型应用

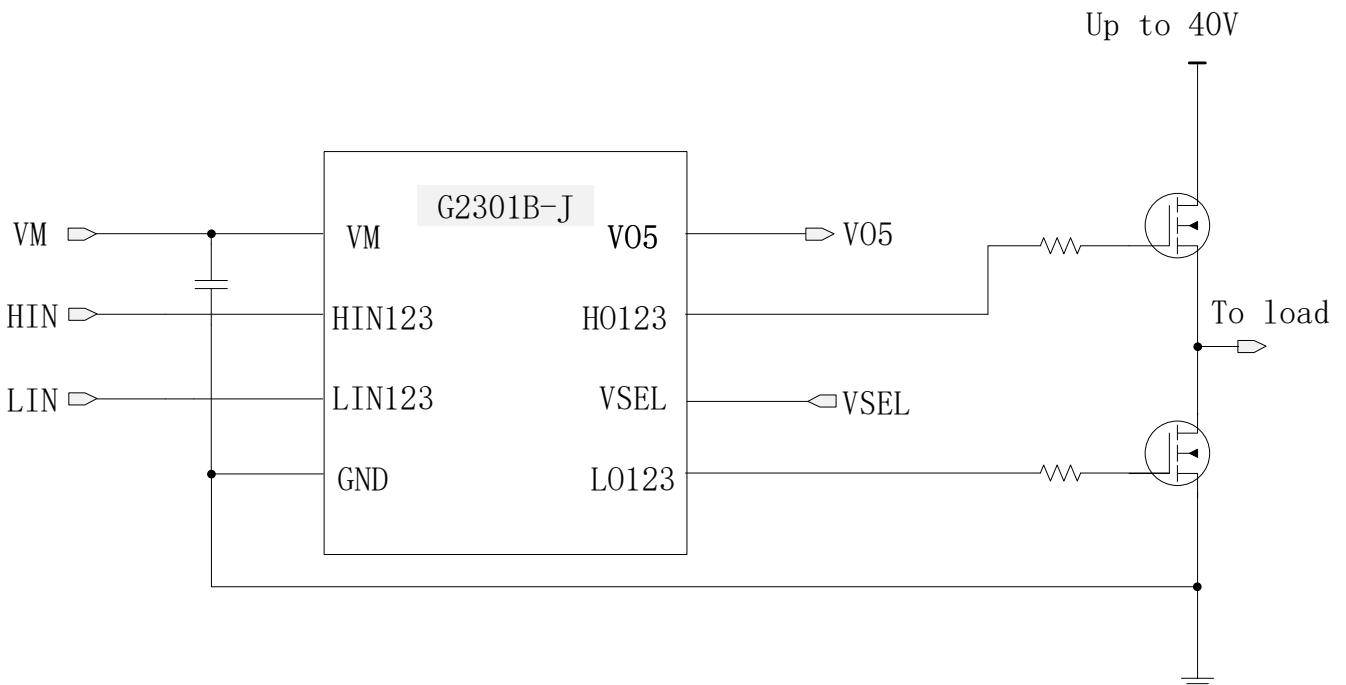


图 1. 典型应用框图

订购信息

订购型号	封装	温度范围	包装形式	打印
G2301B-J	ESOP16	-40℃~105℃	卷盘 3000 只/盘	G2301B XXXXXXYX XXWWX

引脚分配

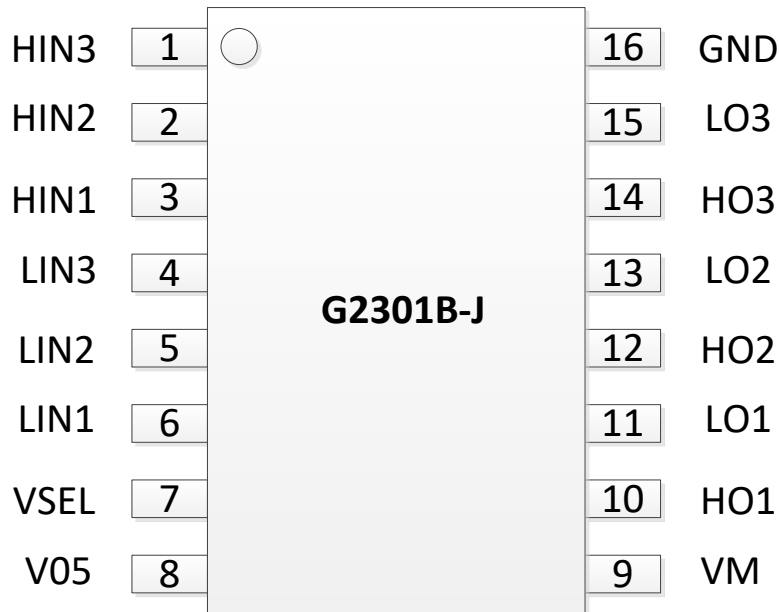


图 2. 引脚封装图

引脚说明

管脚号	管脚名称	描述
1	HIN3	3 通道高压侧逻辑输入信号
2	HIN2	2 通道高压侧逻辑输入信号
3	HIN1	1 通道高压侧逻辑输入信号
4	LIN1	1 通道低压侧逻辑输入信号
5	LIN2	2 通道低压侧逻辑输入信号
6	LIN3	3 通道低压侧逻辑输入信号
7	VSEL	LDO 电压选择，悬空输出 3.3V，接地输出 5V
8	VO5	内置 LDO 输出
9	VM	芯片工作电源输入端
10	HO1	1 通道高压侧输出
11	LO1	1 通道低压侧输出

12	HO2	2 通道高压侧输出
13	LO2	2 通道低压侧输出
14	HO3	3 通道高压侧输出
15	LO3	3 通道低压侧输出
16	GND	芯片地

系统框图

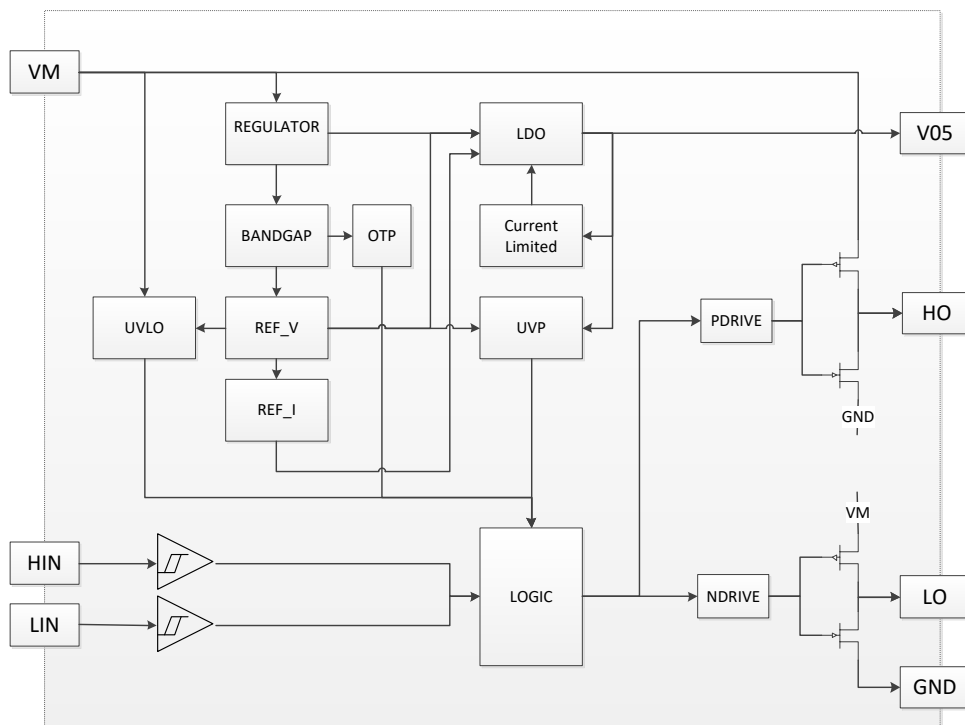


图 3. 系统内部框图

时序图

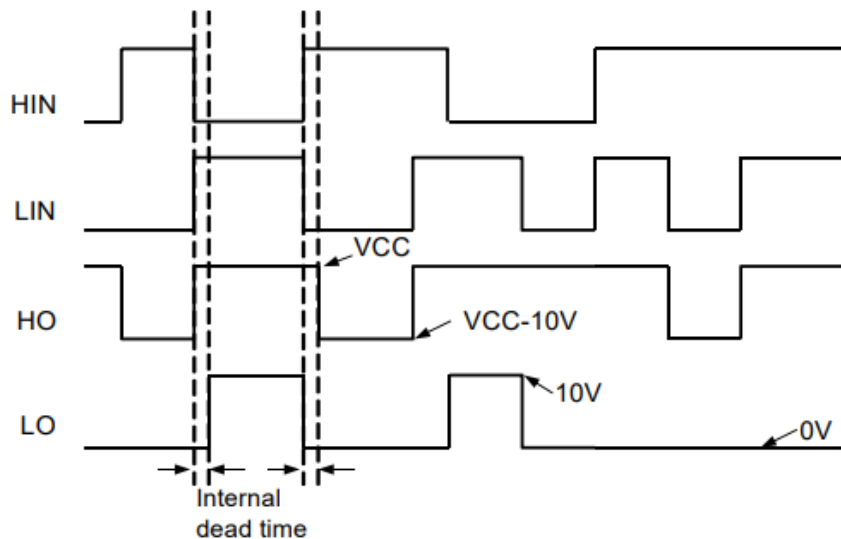


图 4. 输入、输出逻辑时序

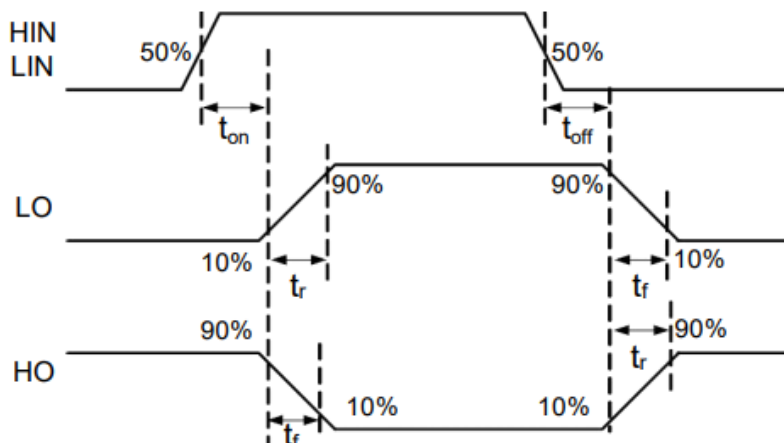


图 5. 时间参数测量参考

输入、输出对应逻辑真值表

HIN	LIN	UVLO/TSD	HO	LO
0	0	0	OFF	OFF
0	1	0	OFF	ON
1	0	0	ON	OFF
1	1	0	OFF	OFF
X	X	1	OFF	OFF

极性参数（注 1）

符号	参数	参数范围	单位
V_{CC}	输入工作电压	-0.3~40	V
V_{O5}	LDO 输出电压	-0.3~6	V
I_{LDO}	LDO 输出电流	-0.3~110	mA
V_{HO}	高压侧驱动输出电压	$V_{CC} - 15 \sim V_{CC}$	V
V_{LO}	低压侧驱动输出电压	-0.3~15	V
V_{IN}	逻辑输入电压(HIN/ LIN)	-0.3~5	V
P_{DMAX}	封装损耗	1.4	W
θ_{JA}	结对环境热阻	89	°C/W
θ_{JC}	结对外壳热阻	40	°C/W
T_J	结温范围	-40~150	°C
T_{STG}	存储温度范围	-55~150	°C

注 1: 所有电压参数都以 GND 为参考地。超过器件最大额定值可能会引起器件的毁坏。

推荐工作范围(注 2) (无特别说明情况下 $T_A=25^{\circ}\text{C}$)

符号	参数	参数范围	单位
V_{CC}	输入工作电压	7~28	V
I_{LDO}	LDO 输出电流	0~100	mA
C_{VO5}	VO5 脚的旁路电容	1.0	μF
$V_{IN(ON)}$	逻辑输入电压(HIN/ LIN)上升	2.9~ V_{CC}	V
$V_{IN(OFF)}$	逻辑输入电压(HIN/ LIN)下降	0~ 0.4	V
T_{DEAD}	内置死区时间	0~300	ns
F_{PWM}	PWM 开关频率	50	kHz

注 2: 所有电压参数都以 GND 为参考地。推荐工作范围定义了器件正常工作的条件。

电气参数 1(注 3) (无特别说明情况下 $V_{CC}=12\text{V}$, $T_A=25^{\circ}\text{C}$, $V_{O5}=5\text{V}$)

符号	描述	条件	最小值	典型值	最大值	单位
静态电气参数						
V_{CC_ON}	V_{CC} 欠压保护释放电压		6.7	7.2	7.7	V
V_{CC_UVLO}	V_{CC} 欠压保护电压		6.3	6.8	7.3	V
V_{CC_HYS}	V_{CC} 欠压保护迟滞电压		0.20	0.4	0.7	V
I_{QCC}	V_{CC} 静态电流	$V_{IN}=0\text{V}$	-	630	-	μA
V_{O5}	LDO 电压		4.5	5	5.4	V
I_{VO5LM}	LDO 输出电流限制		63	100	140	mA
V_{IH}	逻辑“1”输入电平		2.8	-	-	V
V_{IL}	逻辑“0”输入电平		-	-	0.8	V
$I_{ISOURCE}$	逻辑“1”输入偏置电流	$V_{IN}=5\text{V}$	-	32	120	μA
I_{ISINK}	逻辑“0”输入偏置电流	$V_{IN}=0\text{V}$	-	-	1	μA
V_{OH}	高电平输出电压	$H_{IN}=5\text{V}$	$V_{CC}-11$	$V_{CC}-9.5$	$V_{CC}-8$	V
V_{OL}	低电平输出电压	$L_{IN}=5\text{V}$	8.5	10	11.5	V
I_{HO+}	最大 HOX 阱电流能力	$H_o=V_{CC}$	-	60	-	mA
I_{HO-}	最大 HOX 源电流能力	$H_o=V_{CC}-10\text{V}$	-	200	-	mA
I_{LO+}	最大 LOX 阱电流能力	$H_o=0\text{V}$	-	130	-	mA
I_{LO-}	最大 LOX 源电流能力	$H_o=10\text{V}$	-	60	-	mA
T_{SD}	温度保护触发点		140	160	180	$^{\circ}\text{C}$
$T_{RECOVER}$	温度保护解除点		120	140	160	$^{\circ}\text{C}$
动态电气参数 (注 4) ($C_L=1\text{nF}$)						
t_{on}	导通传输延迟		-	80	-	ns
t_{off}	关断传输延迟		-	50	-	
t_{Hr}	上管输出上升沿时间		-	60	-	
t_{Hf}	上管输出下降沿时间		-	120	-	

tLr	下管输出上升沿时间	-	160	-
tLf	下管输出下降沿时间	-	60	-
DT	死区时间	-	100	-

电气参数 2(注 3) (无特别说明情况下 VCC=12V, TA=25°C, VO5=3.3V)

符号	描述	条件	最小值	典型值	最大值	单位
静态电气参数						
VCC_ON	VCC 欠压保护释放电压		6.7	7.2	7.7	V
VCC_UVLO	VCC 欠压保护电压		6.3	6.8	7.3	V
VCC_HYS	VCC 欠压保护迟滞电压		0.20	0.4	0.7	V
Iqcc	VCC 静态电流	VIN=0V	-	630	-	uA
VO5	LDO 电压		3.0	3.3	3.6	V
IvO5LM	LDO 输出电流限制		70	100	140	mA
VIH	逻辑“1”输入电平		2.8	-	-	V
VIL	逻辑“0”输入电平		-	-	0.8	V
IISOURCE	逻辑“1”输入偏置电流	VIN=5V	-	32	120	uA
IISINK	逻辑“0”输入偏置电流	VIN=0V	-	-	1	uA
VOH	高电平输出电压	HIN=5V	VCC-11	VCC-9.5	VCC-8	V
VOL	低电平输出电压	LIN=5V	8.5	10	11.5	V
IHO+	最大 HOX 陷电流能力	Ho=VCC	-	45	-	mA
IHO-	最大 HOX 源电流能力	Ho=VCC-10 V	-	185	-	mA
ILO+	最大 LOX 陷电流能力	Ho=0V	-	90	-	
ILO-	最大 LOX 源电流能力	Ho=10V	-	45	-	
TSD	温度保护触发点		140	160	180	°C
TRECOVER	温度保护解除点		120	140	160	°C
动态电气参数 (注 4) (CL=1nF)						
ton	导通传输延迟		-	100	-	ns
toff	关断传输延迟		-	70	-	
tHr	上管输出上升沿时间		-	110	-	
tHf	上管输出下降沿时间		-	100	-	
tLr	下管输出上升沿时间		-	130	-	
tLf	下管输出下降沿时间		-	70	-	
DT	死区时间		-	200	-	

注 3: 电气参数表定义了器件工作范围, 由测试程序保证, 最大值和最小值由测试保证, 典型值由设计值, 性能和统计分析保证。

注 4: 动态传输时间受外围走线的寄生参数影响较大, 使用时以实测数据为准。

应用说明

G2301B-J 集成了一个 3.3V/5V 可选的 LDO, 且具有限流能力。通过调节 VSEL 引脚, VSEL 接 GND 时, LDO

输出为 5V; VSEL 悬空时, LDO 输出为 3.3V。内置有欠压保护和过热关闭保护, 输入耐压达 40V。

1) 启动

系统上电后，当 VM 引脚电压达到芯片工作电压阈值时，内部电路开始工作。LDO 输出逐渐上升，直到其输出电压稳定在 5V/3.3V。

2) 过温保护

一旦芯片温度超过 160℃，芯片将关闭所有的输出，除 LDO 输出外；当温度低于 140℃时，芯片又重新恢复正常工作状态。

3) MOS 管驱动

一般情况下，G2301B-J 可以直接驱动大部分的 P/N MOS，但有时需要添加适当的 MOS 栅电阻。

4) PCB 布局

首先，VM 和 VO5 的旁路电容必须尽可能地靠近引脚，建议使用容值 1uF 的陶瓷电容。其次，外露的焊盘可以定义为芯片地或者当热焊盘便于散热。

特性曲线

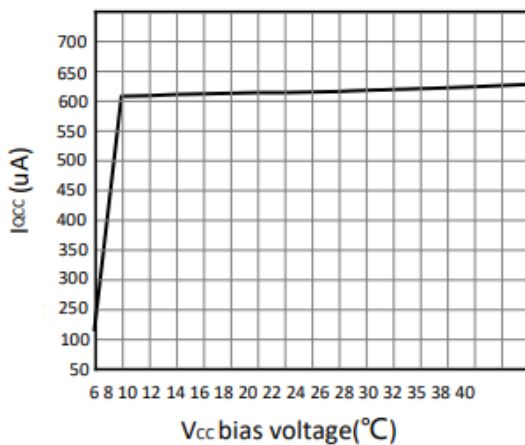


图 6. Iqcc vs. VCC

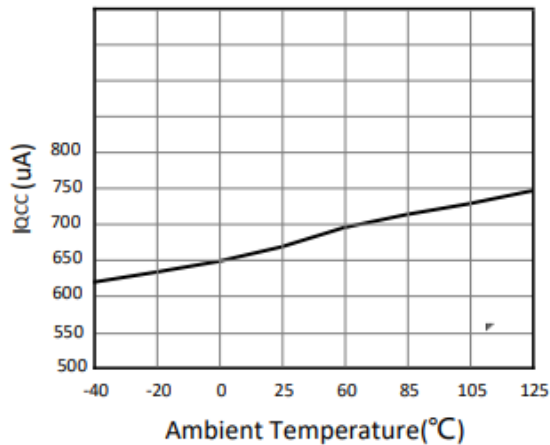


图 7. Iqcc vs. TA

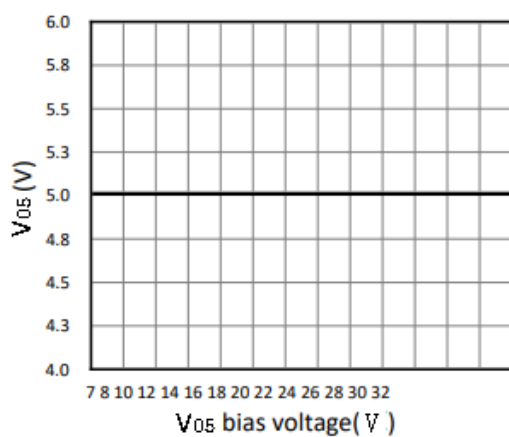


图 8. VO5 vs. VCC

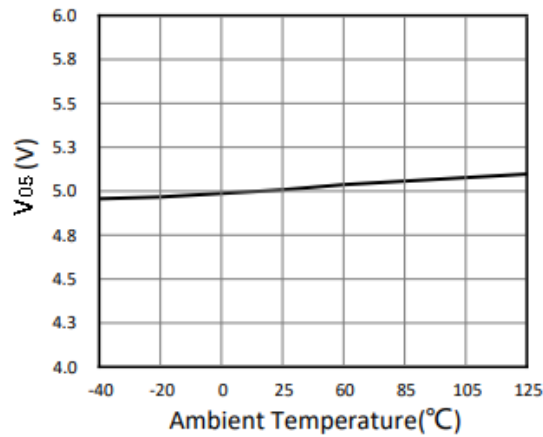


图 9. VO5 vs. TA

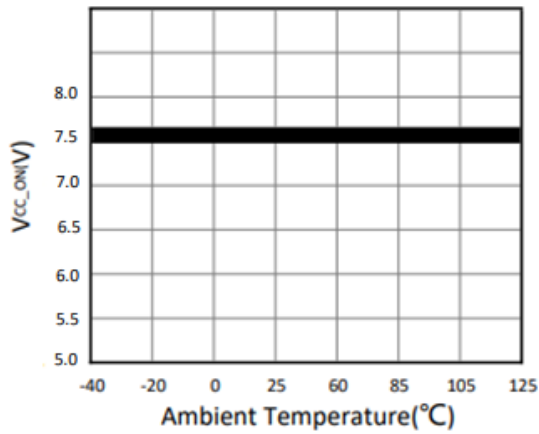


图 10. VCC_ON vs. TA

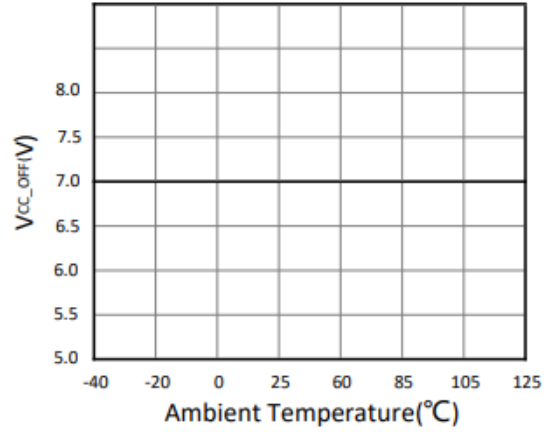


图 11. VCC_OFF vs. TA

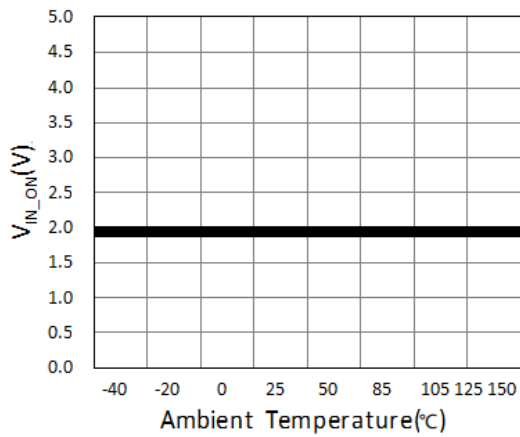


图 12. VIN_ON vs. TA

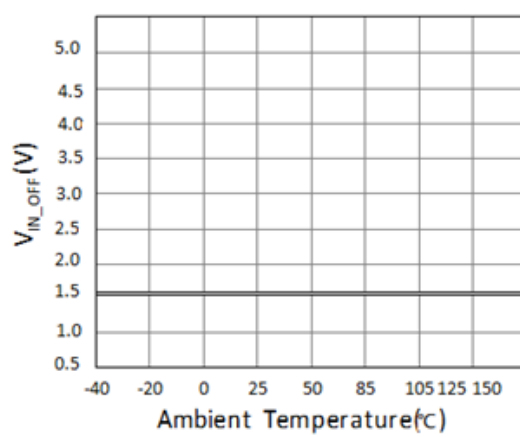


图 13. VIN_OFF vs. TA

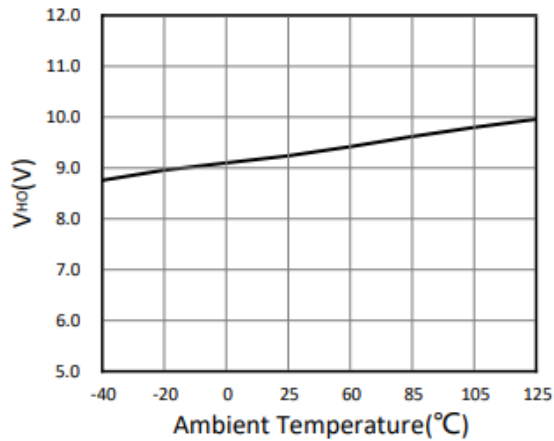


图 14. VHO vs. TA

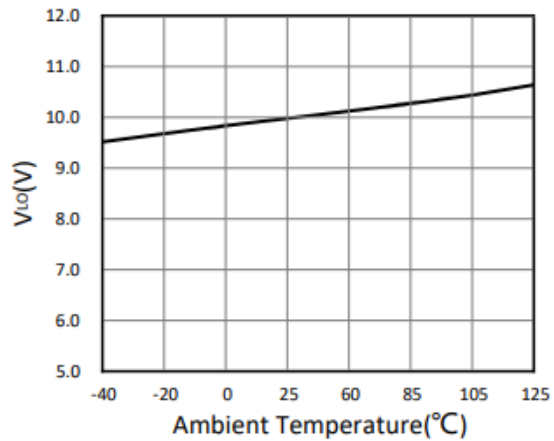
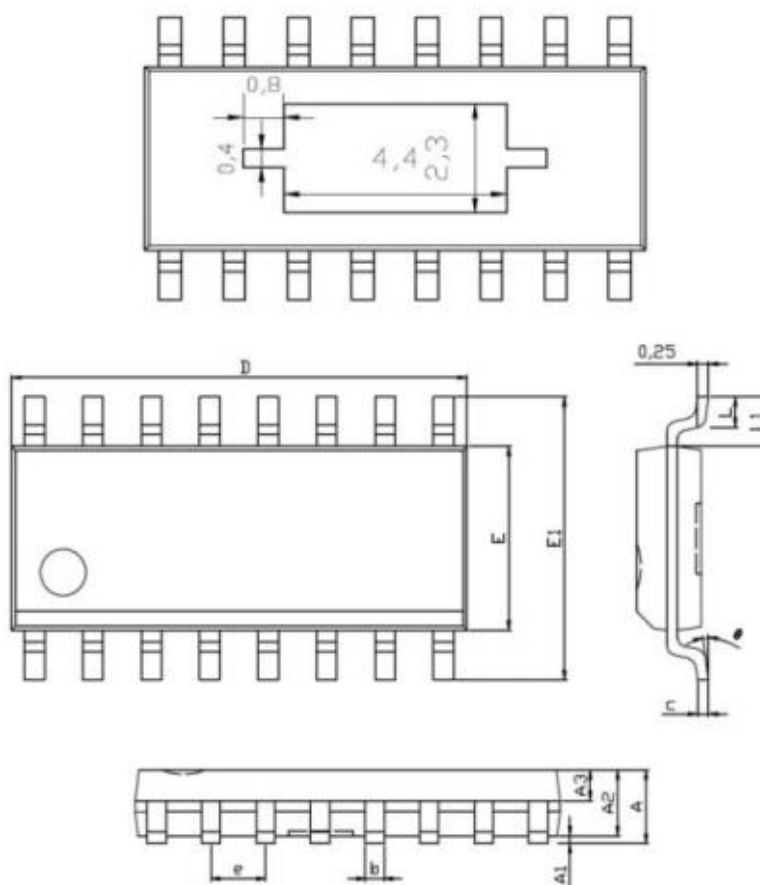


图 15. VLO vs. TA

封装信息



封装尺寸

Symbol	Dimensions In Millimeters	
	Min.	Max.
A		1.57
A1	0.00	0.07
A2	1.40	1.50
A3	0.61	0.71
b	0.39	0.45
c	0.51	0.26
D	9.70	10.10
E	3.70	4.10
E1	5.80	6.20
e	1.24	1.30
L	0.60	0.80
L1	0.99	1.10
θ	0°	8°

版本信息

版本	日期	记录
Ver1.0	2022.1	第一版
Ver2.0	2023.7	参数修改和系统框图调整
Ver3.0	2024.7	产品型号由原来的 G2301B 改为 G2301B-J

免责声明

本文所述产品规定了产品在各状态下的性能、特点和功能，并不保证所述产品安装在客户产品或设备中的性能、特点和功能。为了保证产品在客户产品中工作状态，客户应严谨评估和测试。

本产品在使用过程中，如应用条件超出本规格书规定值（如最大额定值、工作条件范围或其他参数），即使是短时超过，而引起使用该产品的设备出现故障，森国科不承担任何责任。

森国科保留对其产品进行更正、修改、增强、改进和其他更改的权利，并在不另行通知的情况下随时停止使用任何产品。除完全包含在森国科产品中的电路外，森国科不能对任何电路的使用承担责任。不暗示电路专利许可。

森国科提供的信息被认为是正确和准确的。然而，森国科概不承担接收方或任何第三方的任何损失，包括但不限于人身伤害，财产损失，利润的损失，损失的使用、业务中断，特殊的意外或间接损失，也不承担对任何超出产品应用或本规格书所陈述的技术参数所产生的责任。森国科提供的技术或其他服务不会对接收方或任何第三方产生或产生任何义务或责任。